




INFORMAȚII PERSONALE

ȘIPOȘ EMILIA

 B-dul. C-lin Brâncuși, 175/62, Cluj-Napoca

 0264545420

 emilia.sipos@bel.utcluj.ro

Data nașterii 22/09/1974 | Naționalitatea Română

LOCUL DE MUNCA PENTRU
CARE SE CANDIDEAZĂ

Șef de lucrări
Disciplinele Circuite electronice fundamentale, Dispozitive
Electronice, Sisteme cu logică nuanțată, Tehnici de inteligență
computațională în electronică

POZIȚIA
LOCUL DE MUNCĂ DORIT

19
Facultatea de Electronică, Telecomunicații și Tehnologia Informației,
Universitatea Tehnică din Cluj-Napoca

EXPERIENȚA PROFESIONALĂ

2004-prezent

Asistent universitar

Departamentul Bazele Electronicii, Facultatea de Electronică, Telecomunicații și Tehnologia
Informației, Universitatea Tehnică din Cluj-Napoca
Cluj-Napoca, Str. Memorandumului, Nr. 28, Cod poștal 400114, www.utcluj.ro

- Activități didactice (laborator, seminar, proiect), de cercetare (doctorat, articole științifice, contracte de cercetare) și activități administrative (îndrumător de an, responsabil Universitară din partea departamentului, expert în proiectul Parteneriat pentru Practica Studenților)

Tipul sau sectorul de activitate Invățământ

2001-2004

Preparator universitar

Catedra Bazele Electronicii, Facultatea de Electronică și Telecomunicații, Universitatea Tehnică din
Cluj-Napoca

Cluj-Napoca, Str. Memorandumului, Nr. 28, Cod poștal 400114, www.utcluj.ro

- Activități didactice (laborator, seminar, proiect) și de cercetare (articole științifice, contracte de cercetare)

Tipul sau sectorul de activitate Invățământ

EDUCAȚIE ȘI FORMARE

2012

Doctor în domeniul Inginerie Electronică și Telecomunicații
 Universitatea Tehnică din Cluj-Napoca

Nivel 8 EQF

- Abilități și competențe în domeniul analizei și proiectării circuitelor electronice multivalente (circuite combinaționale, circuite secvențiale) și în domeniul metodelor și instrumentelor de minimizare a funcțiilor multivalente

2001

Studii aprofundate, specializarea Tehnici de proiectare a circuitelor electronice complexe

Nivel 7 EQF

Universitatea Tehnică din Cluj-Napoca

- Abilități și competențe în domeniul analizei și sintezei circuitelor electronice complexe, sistemelor fuzzy, tehnicilor de proiectare a circuitelor electronice digitale VLSI, prelucrărilor digitale de semnale, echipamentelor pentru sisteme de comunicații optice

2000

Inginer diplomat, profil Electronic, specializarea Comunicații

Nivel 6 EQF

Universitatea Tehnică din Cluj-Napoca

COMPETENȚE PERSONALE

Limba maternă

Română

Alte limbi străine cunoscute

Engleză

Franceză

INTELEGERE		VORBIRE		SCRIERE
Ascultare	Citire	Participare la conversație	Discurs oral	
B2	B2	B2	B2	B2
Certificat de competență lingvistică UTCN				
A2	A2	A1	A1	A2

 Niveluri: A1/2: Utilizator elementar - B1/2: Utilizator independent - C1/2: Utilizator experimental
 Cadru european comun de referință pentru limbi străine

Competențe de comunicare

- excelențe competențe de comunicare dobândite prin interacțiunea cu studenții în cadrul orelor de laborator, seminar, proiect

Competențe manageriale

- o bună planificare a timpului și activităților (conducător lucrări de diplomă)

Competențe informatice

- o excelență cunoaștere a instrumentelor Microsoft Office™
- o bună cunoaștere a instrumentelor de proiectare a circuitelor electronice (Simulink/OrCad)
- o bună cunoaștere a mediului de dezvoltare Matlab

Permis de conducere

- B

INFORMAȚII SUPLIMENTARE

- Press, ISBN 978-973-662-542-8, 90 pag, 2010.
- Oltan, G., Șipos, Emilia, Miron, C., Ivanciu, Laura, Dispozitive electronice. Îndrumător de laborator, Cluj-Napoca, U.T. Press, ISBN 978-973-662-541-1, 105 pag, 2010.
 - Șipos, Emilia, Oltan, G., Miron, C., Ivanciu, Laura, Gordan, Mihaela, Fundamentele tehnicii Circuits.Laboratory Manual Cluj-Napoca, U.T. Press, ISBN 978-973-662-503-9, 91 pag, 2009.
 - Șipos, Emilia, Oltan, G., Miron, C., Ivanciu, Laura, Gordan, Mihaela, Circuite electronice fundamentale. Îndrumător de laborator, Cluj-Napoca, U.T. Press, ISBN 978-973-662-502-2, 97 pag, 2009.
 - Oltan, G, Șipos, Emilia, Tehnici fuzzy în proiectarea și modelarea circuitelor analogice, U.T. Pres, Cluj-Napoca, ISBN 978-973-662-302-8, 129 pag, 2007.

Reviste (extras)

- Oltan, G., Miron, C., Sipos, Emilia, Ivanciu, Laura, A top-down approach to gaining an insight into transistor circuits in CS connection, International Journal of Electrical Engineering Education (IJEED) ISSN 0020-7209, 2011, vol.48, nr. 1, 99, 10-16; *Revista indexată ISI*
- Oltan, G, Hintea, S., Sipos, Emilia, Analog Circuit Design based on Computational Intelligence Techniques, Journal of Automation, Mobile Robotics & Intelligent Systems, ISSN 1897-8649, Vol. 3, No. 2, 2009, pp. 63-69, *inclusa în baza de date internationala BazTech*
- Sipos, Emilia, Oltan, G., Miron, C., Simulink Library of Basic Building Blocks for Ternary Logic, Acta Technica Napocensis. Electronics and Telecommunications, Nr. 2/2009, ISSN 1221-6542, Vol.50, pp. 31-36; *recunoscută CNCSIS, categoria B+*.
- Oltan, G., Gordan, Mihaela, Sipos, Emilia, Stăncel, E., Dancea, O., Fuzzy Logic Based Decision Making for Hydroelectric Energy Generation in a Cascaded Hydropowerplants, Acta Technica Napocensis. Electronics and Telecommunications, Nr. 1/2009, ISSN 1221-6542, Vol.50, pp. 42-48 ; *recunoscută CNCSIS, categoria B+*.

Conferințe (extras)

- Sipos, Emilia, Oca, L., Miron C., Software Minimization of Ternary Functions Using Matlab, 2012 IEEE International Conference on Automation Quality and Testing Robotics, AQTR 2012, Cluj-Napoca, Romania, 24-27 May 2012, pp. 184-288; *Indexată în baza de date IEEE*
- Șipos, Emilia, Miron C., Master-Slave Ternary D Flip-Flops With Triggered Edges Control, 2010 IEEE International Conference on Automation Quality and Testing Robotics, AQTR 2010, Cluj-Napoca, Romania, 28-30 May 2010, Vol. 2, pp. 149-155, ISBN 978-1-4244-6724-2; *indexată în baza de date IEEE*
- Oltan, G, Hintea, S., Sipos, Emilia, A Genetic Algorithm-based Multiobjective Optimization for Analog Circuit Design, 13rd International Conference on Knowledge-Based and Intelligent Information & Engineering Systems, KES2009, 28-30 September 2009, Santiago, Chile, Pages: 507-514; Publisher: Springer-Verlag Berlin, LNAI 5712, ISBN 978-3-642-04591-2; *inclusa in ISI Web of Knowledge*
- Oltan, G, Hintea, S., Sipos, Emilia, Computational Intelligence in Analog Circuits Design, Knowledge-Based Intelligent Information and Engineering Systems, Pt 3, Proceedings, Book Series: Lecture Notes in Artificial Intelligence, Volume: 5179, Pages: 364-391, KES2008, 3-5 September 2008, Zagreb, Croatia, Publisher: Springer-Verlag Berlin, *Book Chapter, DOI: 10.1007/978-3-540-85566-8, inclusa in ISI Web of Knowledge IDS Number: BIG88; ACM Portal DOI Bookmark: 10.1007/978-3-540-85567-5_48, Scopus*
- Sipos, Emilia, Festila, Lelia, Oltan, G., Towards Reconfigurable Circuits Based on Ternary Controlled Analog Multiplexers/Demultiplexers, Knowledge-Based Intelligent Information and Engineering Systems, Pt 3, Proceedings, Book Series: Lecture Notes in Artificial Intelligence, Volume: 5179, Pages: 351-359, KES2008, 3-5 September 2008, Zagreb, Croatia, Publisher: Springer-Verlag Berlin, *Book Chapter, DOI: 10.1007/978-3-540-85567-5, ISSN: 0302-9743, ISBN: 978-3-540-85566-8, inclusa in ISI Web of Knowledge IDS Number: BIG88; ACM Portal DOI Bookmark: 10.1007/978-3-540-85567-5_44, Scopus*
- Sipos, Emilia, Oltan, G., Miron, C., A Method to Design Ternary Multiplexers Controlled by Ternary Signals Based on SUS-LOC, IEEE International Conference on Automation, Quality and Testing, Robotics, AQTR 2008 (THETA 16), May 22 - 25, Cluj-Napoca, Romania, Publisher: IEEE, ISBN 978-1-4244-2576-1, pp.402-407, *inclusa in ISI Web of Knowledge IDS Number: BIF23, baza de date IEEE, DOI 10.1109/AQTR.2008.4588952, Scopus*

Contracte cercetare (extras)

- Sistem inteligent distribuit pentru managementul resurselor tehnologice ale amenajării hidroenergetice - MAREA, Contract PN2, 2007, subcontract de finanțare nr. 11004 / 2/ septembrie 2007, perioada 2007-2010, Coordonator proiect: IPA Cluj, partener proiect: UTC-N; responsabil proiect din partea UTC-N: conf. dr. ing. Mihaela Gordan- membru
- Module analogice în tehnologie nanometrică - dezvoltarea unor modele funcționale utilizând tehnici fuzzy. Dezvoltarea modelelor funcționale fuzzy. CNCSIS 2005 - 2006 , Tema nr. A38, Cod CNCSIS: 937, Contract nr. 2930 / 7.06.2006; 27702 / 14.03.2005- membru
- Sistem integrat, suport decizional bazat pe luarea în calcul informațiilor multisenzoriale pentru supravegherea și precizia comportării barajelor și amenajărilor hidrotehnice - FUZIBAR, Contract CEEX 2006, contract nr. 705 / 24.07.2006, perioada 2006-2008, Coordonator proiect: IPA Cluj, partener proiect: UTC-N - membru
- Detector ultrasensibil de explozivi - DETEX, grant CERES - PNCDI parteneriat cu INCDTM Cluj Napoca - coordonator și UBB Cluj Napoca, nr 3-737.11.2003, 2003-2005 - membru
- Dezvoltarea unui instrument de proiectare asistată de calculator pentru optimizarea proiectării circuitelor analogice, folosind tehnici fuzzy, responsabil grant: Oltan, G., Ministerul Educației și Cercetării, 2001-2002, Contract European 2002-2012, nr. 17146 / 1 septembrie 2002